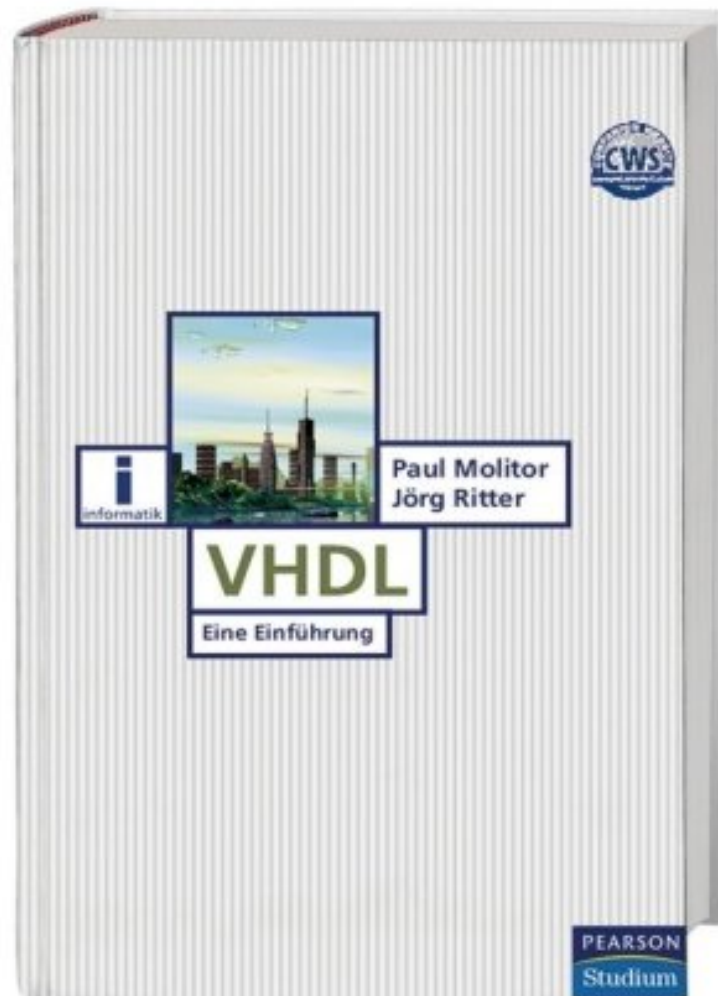


## VHDL: Eine Einfhrung (Pearson Studium - IT)

Von Jrg Ritter, Paul Molitor  
ebooks | Download PDF | \*ePub | DOC | audiobook



 Download

 Read Online

Produktinformation -Verkaufsrank: #442009 in BcherVerffentlicht am: 2004-04-01Abmessungen: 9.65 x .94b x 6.85l, 2.20 Pfund Einband: Taschenbuch288 Seiten | File size: 69.Mb

**Von Jrg Ritter, Paul Molitor : VHDL: Eine Einfhrung (Pearson Studium - IT)** before purchasing it in order to gage whether or not it would be worth my time, and all praised VHDL: Eine Einfhrung (Pearson Studium - IT):

KundenrezensionenHilfreichste Kundenrezensionen5 von 6 Kunden fanden die folgende Rezension hilfreich. Praxisnahe Einfhrung in VHDLVon lordofgrooveDas Buch vermittelt anhand praxisnaher, gut verstndlicher Beispiele, die Grundlagen von VHDL. Der Umgang mit den wichtigsten Standart-Packages wird verstndlich vermittelt und auch die Entwicklung einer Testbench wird gut vermittelt. Das Buch dient nicht als Referenzwerk, es erhebt aber auch garnicht den Anspruch darauf. Es ist eher wie ein Kurs aufgebaut und konzentriert sich auf praxisnahes VHDL wie es in der Hardwareentwicklung anwendbar ist.Auf das Thema Synthese htte man etwas genauer eingehen knnen. Dieses Thema wird nur in einem Kapitel kurz angerissen. Daher nur 4 Sterne.Fazit: Zum Lernen von VHDL sehr gut,

Simulation/Testbench auch sehr gut, Synthese leider etwas knapp.

Kurzbeschreibung Durch die zunehmende Verlagerung der Entwurfsbeschreibung auf höhere Abstraktionsebenen kommt dem Einsatz von Hardwarebeschreibungssprachen eine immer größere Bedeutung zu. Molitor und Ritter führen ihre Leser in VHDL, die im deutschsprachigen Raum am weitesten verbreitete Hardwarebeschreibungssprache, ein. Ihr Buch umfasst den Stoff einer einsemestrigen Vorlesung und gibt dem Leser eine leicht verständliche und mit vielen interessanten Beispielen unterlegte Einführung in die Sprache.